

## Information



### D 4803 DC

2/88 (13)

vorläufige technische Daten

Hersteller: VEB Halbleiterwerk Frankfurt (O.)

#### Bipolarer 8-Bit-Treiberschaltkreis

Der Schaltkreis D 4803 DC ist ein 8-Bit-Treiber, der im Interface als invertierender peripherer Treiber verwendet wird.

Gesteuert werden Bauelemente mit relativ hohem Strombedarf, z. B. Lampen, Relais, LED's, Displays oder Schrittmotore .

Innerhalb des Gehäuses befinden sich 8 identische Darlingtonstufen, die invertierend wirken, so daß die Last eingeschaltet ist, wenn am Eingang High-Pegel anliegt.

Jeder Treiberausgang besitzt eine integrierte Diode, die bei induktiven Lasten zugeschaltet werden muß.

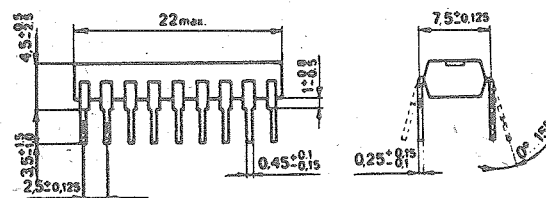
Gleichzeitig wirkt der Treiberausgang als "Stromsenke" mit offenem Kollektor.

Die Ansteuerung des Schaltkreises kann durch TTL-oder 5 V-CMOS-Pegel erfolgen.

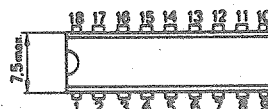
TGL: 45250

Bauform: 18 poliges DIL-Plastgehäuse nach TGL 26713

Rastermaß: 2,5 mm



21.1.1.2.10 TGL 26713



Masse: ≈ 2 g

Bild 1: Gehäuse

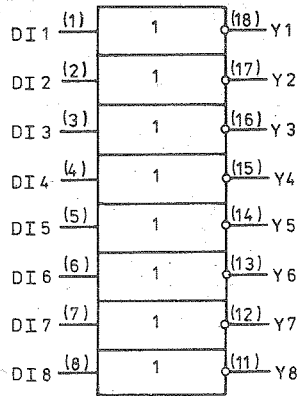


Bild 2: Schaltungskurzzeichen

Anschluß	Belegung
1 - 8	DI ... Treibereingänge
11 - 18	Y ... Treiberausgänge (invertierend)
10	D ... Ableitdioden
9	M ... Masse

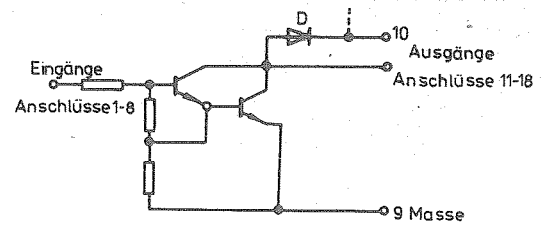
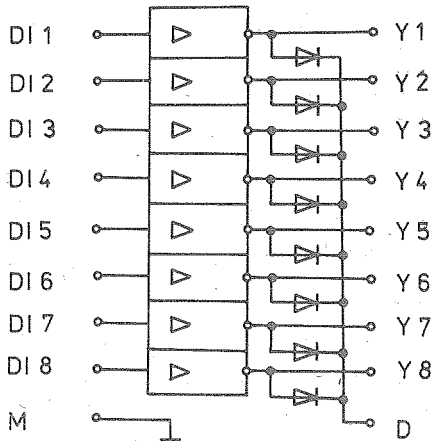


Bild 3: Innenschaltung eines Treibers

Bild 4: Blockschaltbild

Grenzwerte ( $\vartheta_a = 25^\circ\text{C}$ )

	Kurzzeichen	min.	max.	Einheit
Ausgangsspannung	$U_O$	0	50	V
Eingangsspannung	$U_I$	0	30	V
Ausgangsstrom	$I_O$	0	400	mA
Ausgangsspitzenstrom $\tau \leq 0,5$	$I_{Om}$	0	500	mA
Eingangsstrom	$I_I$	0	16	mA
Spannung am Anschluß 10	$U_{10}$	0	50	V
Verlustleistung je Treiber <sup>1)</sup>	$P_X$	0	700	mW
Gesamtverlustleistung <sup>1)</sup>	$P_{tot}$	0	1,7	W
Sperrschichttemperatur	$\vartheta_j$		150	$^\circ\text{C}$

<sup>1)</sup> siehe Verlustleistungsreduktionskurve

Betriebsbedingungen

	Kurzzeichen	min.	max.	Einheit
Ausgangsspannung	$U_0$	0	50	V
Ausgangsstrom	$I_0$	0	400	mA
Ausgangsspitzenstrom $\tau \leq 0,5; t_{on} \leq 10 \text{ ms}$	$I_{0M}$	0	500	mA
Betriebstemperaturbereich	$\vartheta_a$	0	70	$^{\circ}\text{C}$

Statistische Kennwerte ( $\vartheta_a = 25 \text{ }^{\circ}\text{C} - 5 \text{ K}$ )

	Kurzzeichen	min.	max.	Einheit
Ausgangsreststrom	$I_{0Y}$	0	50	$\mu\text{A}$
$U_0 = 50 \text{ V}$ , Treibereingänge offen				
Anschluß 10 offen				
Sättigungsausgangsspannungen Anschluß 10 mit $U_R$ verbunden	$U_{0sat}$			
$I_I = 250 \text{ } \mu\text{A}$ , $U_R = 12,1 \text{ V}$		0	1,1	V
$I_I = 350 \text{ } \mu\text{A}$ , $U_R = 23,3 \text{ V}$		0	1,3	V
$I_I = 500 \text{ } \mu\text{A}$ , $U_R = 40,1 \text{ V}$		0	1,6	V
Eingangsstrom Anschluß 10 nicht beschalten	$I_{I(ON)}$			
$U_I = 3,85 \text{ V}$ , Ausgänge offen		0	1,35	mA
Eingangsspannung Anschluß 10 mit $U_R$ verbunden (Treiber eingeschaltet)	$U_{I(ON)}$			
$U_0 = 2 \text{ V}$ , $U_R = 24 \text{ V}$			2,4	V
$U_R = 29,5 \text{ V}$			2,7	V
$U_R = 35 \text{ V}$			3,0	V
Diodensperrstrom Treibereingänge offen	$I_{OR}$	0	50	$\mu\text{A}$
$U_{10} = 50 \text{ V}$ , $U_0 = 0 \text{ V}$				
Diodenflußspannung Treibereingänge offen	$U_{FO}$		2	V
$I_0 = 350 \text{ mA}$ , $U_{10} = 0 \text{ V}$				

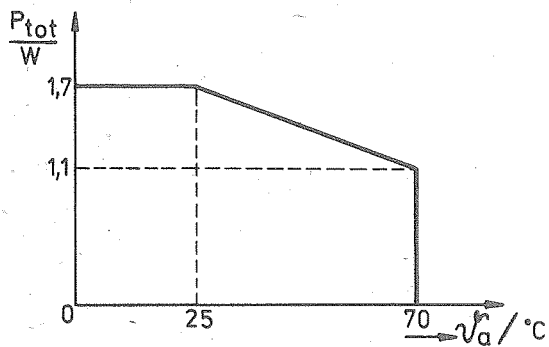


Bild 5: Verlustleistungsreduktionskurve

### Applikative Hinweise

Das Darlington-Array D 4803 DC erlaubt aufgrund seiner Konfiguration einen vielfältigen Einsatz als Treiber von TTL-, CMOS- oder Rechnersystemen mit einer Betriebsspannung von  $U_{CC} = 5 \text{ V}$ .

Die absoluten Grenzwerte, die im Temperaturbereich von  $\vartheta_a = 0$  bis  $70 \text{ }^\circ\text{C}$  von jedem Treiber der Schaltkreis (IS) D 4803 DC sicher eingehalten werden, sind  $50 \text{ V}$  Ausgangsspannung und  $400 \text{ mA}$  Dauerausgangsstrom bzw.  $500 \text{ mA}$  Spitzenausgangsstrom (getaktet). Beim Erreichen dieser Ausgangswerte muß die Gesamtverlustleistung des Schaltkreises beachtet werden. Bei einer Umgebungstemperatur von  $\vartheta_a = 25 \text{ }^\circ\text{C}$  muß die Verlustleistung beim Einsatz eines Treibers auf  $P_{\text{tot}} = 0,7 \text{ W}$  bzw. beim Einsatz aller 8 Treiber der IS D 4803 DC auf  $P_{\text{tot}} = 1,7 \text{ W}$  begrenzt werden. Die Gesamtverlustleistung reduziert sich bei steigender Umgebungstemperatur auf  $P_{\text{tot}} = 1,1 \text{ W}$  bei  $\vartheta_a = 70 \text{ }^\circ\text{C}$ .

Daraus ergibt sich, daß beim Betrieb aller 8 Treiber nur ca.  $150 \text{ mA}$  Dauerstrom pro Ausgang erreichbar sind. Die Eingangsschaltung des Darlington-Arrays D 4803 DC enthält einen eingefügten Widerstand (ca.  $2,7 \text{ k}\Omega$ ), so daß eine Ansteuerung mit TTL und CMOS bei einer Betriebsspannung von  $U_{CC} = 5 \text{ V}$  möglich ist.

Nimmt man für treibende und getriebene Bauelemente typische Werte an, so ist eine volle Aufsteuerung des Darlington-Treibers gegeben. Unter Worst-Case-Bedingungen ist das jedoch nicht möglich (siehe Tabelle 1).

Tabelle 1: Zusammenschaltung LS-TTL  $\longleftrightarrow$  D 4803 DC

Kenngröße	Eingangsstrom D 4803 DC		Ausgangsstrom LS-TTL	
	max.	typ.	min.	typ.
bei $U_{XH} = 2,4 \text{ V}$	$600 \text{ } \mu\text{A}$	$400 \text{ } \mu\text{A}$	$400 \text{ } \mu\text{A}$	$11 \text{ mA}$
bei $U_{XH} = 3,85 \text{ V}$	$1,35 \text{ mA}$	$920 \text{ } \mu\text{A}$	-	$< 1 \text{ } \mu\text{A}$

$X \hat{=} I$  bei D 4803 DC (Eingangsstrom)  
 $\hat{=} 0$  bei LS-TTL (Ausgangsstrom)

Um unter Worst-Case-Bedingungen eine volle Durchsteuerung des D 4803 DC zu erreichen stehen mehrere Möglichkeiten zur Verfügung:

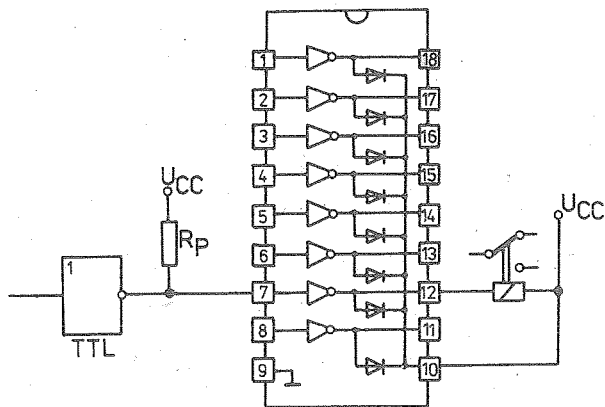
1. Einfügen eines Pull-up-Widerstandes ( $R_p$ ), wie in Bild 6 dargestellt ist.
2. Parallelschalten von Gattern (Ein-Ausgänge auf einem Chip).
3. Verwendung von Leistungstreibern (z.B. DL 037, DL 038, DL 040).

Eine weitere Möglichkeit der Ansteuerung eröffnet sich bei der breiten Anwendung von Mikrorechnersystemen. Parallele Ein-/Ausgabebausteine (PIO's) enthalten Ausgänge, die für die direkte Ansteuerung des Darlington-Arrays geeignet sind (siehe Tabelle 2).

Tabelle 2: Ausgangsdaten der PIO U 855 D

Ausgangsspannung $U_{OH}$	Ausgangsstrom $I_{OH}$	
	min.	typ.
$U_{OH} = 1,5 \text{ V}$	$1,5 \text{ mA}$	$3,8 \text{ mA}$

Eine weitere Möglichkeit der Treiberstromerhöhung zeigt Bild 7. Wenn die volle Aufsteuerung nicht möglich ist (z.B. bei der Ansteuerung mit CMOS) kann der Ausgangsstrom mit einem externen pnp-Transistor vergrößert werden.



$R_p \approx 330\Omega$ ;  $R_{p\text{typ}} \approx 3 \dots 5k\Omega$

Bild 6: Vergrößerung des Treiberstromes durch Pull-up-Widerstand ( $R_p$ )

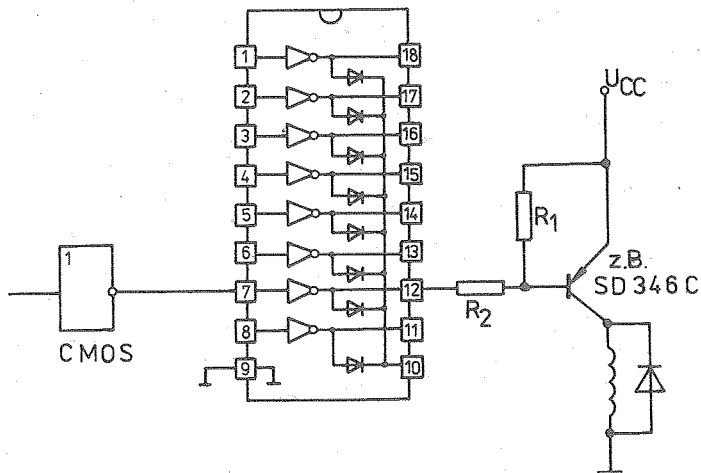


Bild 7: Vergrößerung des Treiberstromes des D 4803 DC mit pnp-Transistor

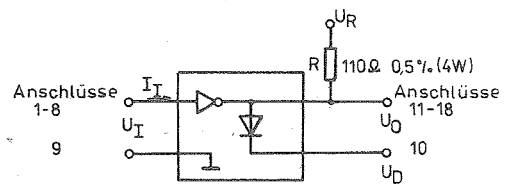


Bild 8: Meßschaltung eines Treibers

Die vorliegenden Datenblätter dienen ausschließlich der Information! Es können daraus keine Liefermöglichkeiten oder Produktionsverbindlichkeiten abgeleitet werden. Änderungen im Sinne des technischen Fortschritts sind vorbehalten.



**Herausgeber:**  
veb applikationszentrum elektronik berlin  
im veb kombinat mikroelektronik

Mainzer Straße 25  
Berlin, 1035  
Telefon: 5 80 05 21, Telex: 011 2981 011 3055