

MOS-Feldeffekttransistor SMY 52 in Entwicklung

Der SMY 52 ist ein MOS-Feldeffekttransistor mit erhöhter Leistung auf Si-Basis vom p-Kanal-Anreicherungstyp, vorwiegend für den Einsatz in digitalen Schaltungen. Der SMY 52 ist ein Ergänzungstyp für integrierte Schaltkreise der unipolaren Baureihe. Der Bulk-Substrat-Anschluß ist getrennt herausgeführt. Der Transistor ist in Dual-In-line-Plastgehäuse ausgeführt und enthält eine integrierte Gateschutzdiode.

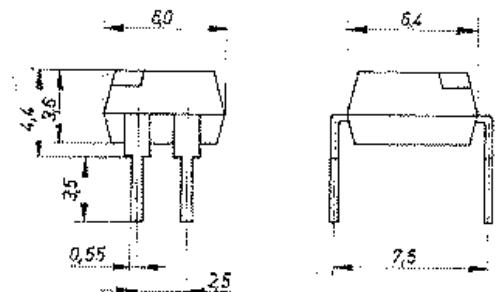


Bild 1:
Gehäuseabmessungen in mm. Gehäusebauform G4 TGL 11 811

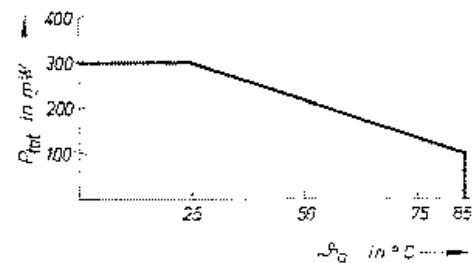


Bild 3: Zulässige Gesamtverlustleistung $P_{tot} = f(U_d)$

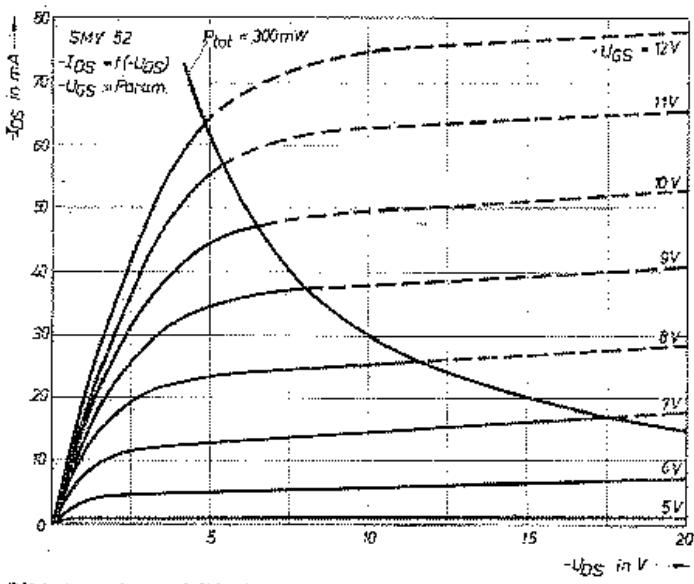


Bild 4: $-I_{DS} = f(U_{DS})$

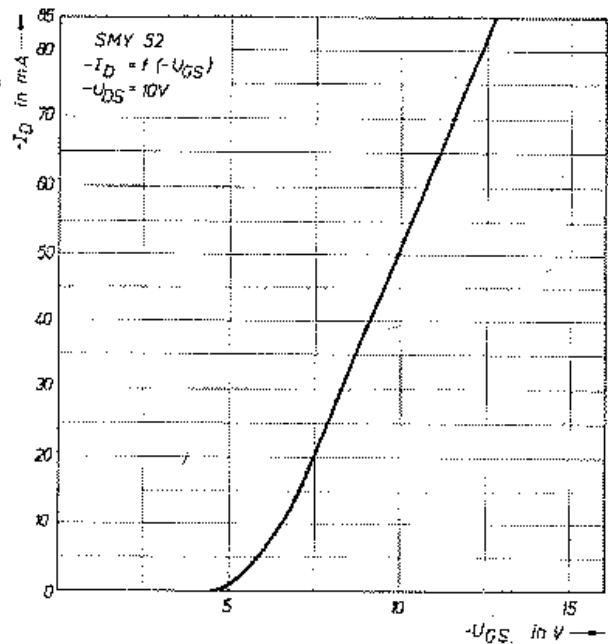


Bild 5: $-I_D = f(-U_{GS})$

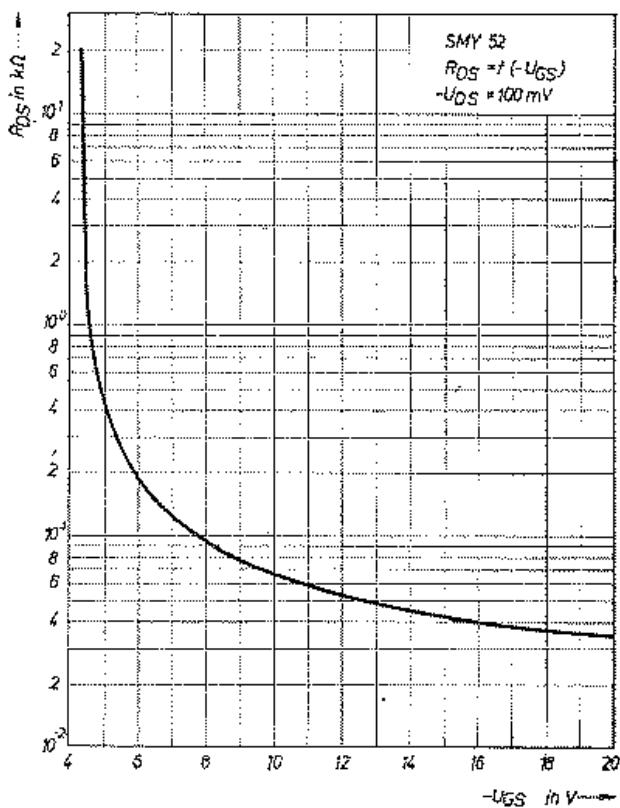


Bild 6: $R_{DS(on)} = f(-U_{GS})$

Charakteristische Merkmale:

hoher Eingangswiderstand, Sperrzustand bei 0 V Gatespannung
quadratische Übertragungskennlinie
gleiche Polarität für Gate- und Drainspannung

Hinweis:

Die folgenden Einbau- und Lötvorschriften für p-Kanal-MOS-Bauelemente in Dual-in-line-Bauform sind zu beachten.
Änderungen im Zuge der technischen Weiterentwicklung vorbehalten.

Vorläufige technische Daten des SMY 52

Elektrische Kennwerte ($\theta_a = 25^\circ\text{C}$)

Kennwert	Symbol	Meßbedingungen	min	typ	max	Einheit
Drainstrom	$- I_D$	$- U_{DS} = 2 \text{ V}; - U_{SB} = 0 \text{ V}$	20	—	—	mA
Schwellspannung	$- U_T$	$- U_{PS} = U_{GS}$	—	—	—	V
Gatesperrstrom	$- I_{GSS}$	$- U_{DS} = 0 \text{ V}; - U_{GS} = 31 \text{ V}; - U_{SB} = 0 \text{ V}$	—	—	10	μA
Gatesperrstrom	$- I_{GSS}$	$- U_{PS} = 0 \text{ V}; - U_{GS} = 20 \text{ V}; - U_{SB} = 0 \text{ V}$	—	—	0,20	μA
Drainsperrstrom	$- I_{GSS}$	$- U_{PS} = 31 \text{ V}; - U_{GS} = 0 \text{ V}; - U_{SB} = 0 \text{ V}$	—	—	10	μA
Drainsperrstrom	$- I_{GSS}$	$- U_{PS} = 20 \text{ V}; - U_{GS} = 0 \text{ V}; - U_{SB} = 0 \text{ V}$	—	—	0,20	μA
Source-Bulksperrstrom	$- I_{SBS}$	$- U_{SP} = 15 \text{ V}; - U_{PB} = 0 \text{ V}; - U_{GB} = 0 \text{ V}$	—	—	0,20	μA
Eingangs-kapazität	C_{iss}	$- U_{DS} = 0 \text{ V}; - U_{GS} = 0 \text{ V}; - U_{SB} = 0 \text{ V}$	—	—	38	pF
Drainstrom	$- I_D$	$- U_{DS} = 10 \text{ V}; - U_{GS} = 10 \text{ V}; - U_{SB} = 0 \text{ V}$	—	50	—	mA ¹⁾
Steilheit	y_{ds}	$- U_{DS} = 10 \text{ V}; - U_{GS} = 10 \text{ V}; - U_{SB} = 0 \text{ V}$	—	12,5	—	mS ²⁾
Drain-Source-widerstand	R_{DS}	$- I_D = 100 \mu\text{A}; - U_{GS} = 20 \text{ V}; - U_{SB} = 0 \text{ V}$	—	35	—	Ω ³⁾

¹⁾ Diese Werte sowie die beigefügten Kennlinien haben informativen Charakter

Grenzwerte

Kennwert	Symbol	Meßbedingungen	max. Wert bzw. Bereich	Einheit
Drain-Sourcespannung	U_{DS}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 31 ... + 0,3	V
Gate-Sourcespannung	U_{GS}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 31 ... + 0,3	V
Drain-Gatespannung	U_{GS}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 31 ... + 31	V
Source-Bulkspannung	U_{SB}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 15 ... + 0,3	V
Gate-Bulkspannung	U_{UB}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 31 ... + 0,3	V
Drain-Bulkspannung	U_{DB}	$\theta_a = -25 \dots + 85^\circ\text{C}$	— 31 ... + 0,3	V
Drainstrom ¹⁾	$- I_D$	$\theta_a = -25 \dots + 85^\circ\text{C}$	60	mA
Drainspitzenstrom ²⁾	$- I_{DM}$	$\theta_a = -25 \dots + 85^\circ\text{C}$	120	mA
Flußstrom der Schutzdiode	I_G	$\theta_a = -25 \dots + 85^\circ\text{C}$	1	mA
Impulsflußstrom der Schutzdiode ³⁾	I_{GSM}	$\theta_a = -25 \dots + 85^\circ\text{C}$	2	mA
Gesamtverlustleistung ⁴⁾	P_{tot}	$\theta_a = 25^\circ\text{C}$	300	mW
Betriebstemperatur	θ_a	—	— 25 ... + 85	°C
Lagerungstemperatur	θ_a	—	— 40 ... + 125	°C

¹⁾ siehe Bild 4; ²⁾ $\tau = 1 : 5$, $t_{Dmax} = 1 \mu\text{s}$; ³⁾ $\tau = 1 : 10$, $t_{Gmax} = 1 \mu\text{s}$