

e6	H	H	H	H	L	L	L	L
e5	H	H	L	L	H	H	L	L
e4	H	L	H	L	H	L	H	L
e7 e8 che3 e1 e2 e1	HHH	! " # \$ % & ' () * + , - . / 0 1 2 3 4 5 6 7 8 9 : ; < = > ? @ A B C D E F G H I J K L M N O P Q R S T U V W X Y Z [\] ^ _						

e4	H	L	H	L	H	L	H	L	
e5	H	H	H	L	L	H	L	L	
e6	H	H	H	H	L	L	L	L	
e7 e8 che3 e1 e2 e3	LLL LLH LHH LLL	LLL LHL LHL LHL							

Bild 5: Bitmustersdarstellung U 402 D. a) (links) Bitmuster 00; b) (rechts) Bitmuster 510
 Die Ausgabe der Zeichen erfolgt zeilenweise mit H-Pegel in 8 x 5-Matrix. Die Bitmuster 001 und 510 sind Standardbitmuster für den U 402 D. Das Bitmuster 001 ist einsetzbar für die MOS-Variante mit den Pegeln H ≧ 0 V, L ≧ 9 V und das Bitmuster 510 ist einsetzbar in der TTL-Variante mit den Pegeln H ≧ 5 V, L ≧ 0 V. Siehe auch Bilder 6 und 7

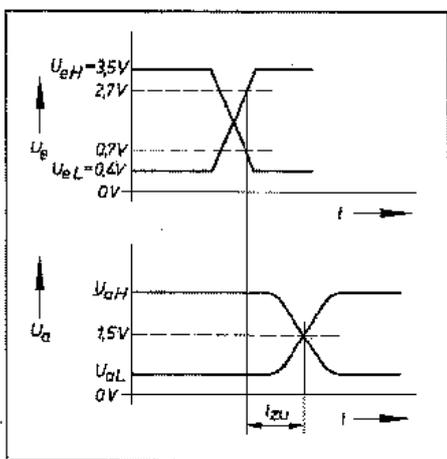


Bild 4: Definition der Zugriffszeiten

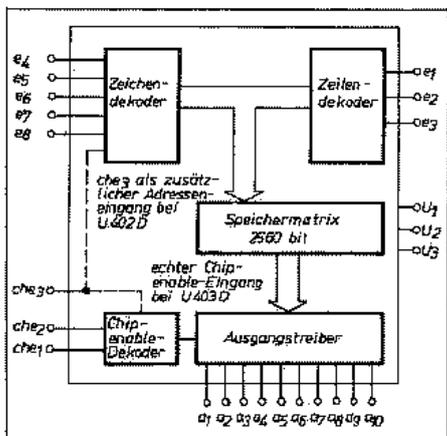


Bild 8: Blockschialtung

Zeile	Zeitenauswahl-eingänge			che3 = L					che3 = H				
	e3	e2	e1	a2	a4	a6	a8	a10	a1	a3	a5	a7	a9
1	H	H	H										
2	H	H	L										
3	H	L	H										
4	H	L	L										
5	L	H	H										
6	L	H	L										
7	L	L	H										
8	L	L	L										

Beispiel:
 bei che3 = L
 ist e1 = e2 = e3 = H (1. Zeile)
 a2 = a10 = L
 a4 = a6 = a8 = H

dunkles Feld
 an = H
 helles Feld
 an = L
 n = 1...10

Bild 6: Für MOS-Bedingung haben die im Bild 5a dargestellten Zeichen die hier angegebenen Adressen

e4 e5 e6 e7 e8 aktiv bei: che1 = L
 H H H H H che2 = H

Zeile	Zeitenauswahl-eingänge			che3 = H					che3 = L				
	e3	e2	e1	a2	a4	a6	a8	a10	a1	a3	a5	a7	a9
1	L	L	L										
2	L	L	H										
3	L	H	L										
4	L	H	H										
5	H	L	L										
6	H	L	H										
7	H	H	L										
8	H	H	H										

Beispiel:
 bei che3 = L
 ist e3 = L
 e1 = e2 = H (Reihe 4)
 a1 = a9 = H
 a3 = a5 = a7 = L

dunkles Feld
 an = H
 helles Feld
 an = L
 n = 1...10

Bild 7: Für TTL-Bedingungen haben die im Bild 5b dargestellten Zeichen die hier angegebenen Adressen

e4 e5 e6 e7 e8 aktiv bei: che1 = H
 L L L L L che2 = L